

12/14水曜 1時限
中間試験(2)の練習

Fire Wada

練習課題

一緒にやりましょう！

- 次ページに与えられたsmachine.vhdを以下の動作をするように設計し、FPGAで動作をさせよ。
- 5つのLEDをLED_C->LED_W->LED_S->LED_E->LED_Nの順に目で見てわかる程度のスピードで順に点灯させる。
- RESETボタンを押すと、LED_Cが点灯する。
- 別途与えるsystem2.ucfファイルを使用せよ。
- 次週の間中間試験(2)では、上記仕様を少し修正して出題する予定。

smachine.vhd

