

H25年度 計算機アーキテクチャ 中間試験 H25年12月20日
 問題は4問、解答は解答用紙に記入すること。教科書要、ノート持ち込み可、PC持ち込み不可。

1) (30点) 教科書のマシン用に対応したアセンブラーコードと、そのコンパイル前のCコードを以下に示す。また。すべての変数は32ビットとし、配列saveの先頭アドレス&save[0]は2000番地であり、Cコードの変数 i, jは、i=0, j=1の初期値をもっていたとする。以下の問いに答えよ。参考までに一部の命令の説明も以下に示す。

区分	命令	アセンブラ例	例の意味	備考
算術演算	add	ADD R1,R2,R3	R1 <= R2 + R3	加算
	subtract	SUB R1,R2,R3	R1 <= R2 - R3	減算
論理演算	and	AND R1,R2,R3	R1 <= R2 and R3	各ビットごとにAND
	or	OR R1,R2,R3	R1 <= R2 or R3	各ビットごとにOR
データ転送	load word	LW R1, 100(R2)	R1 <= メモリ[R2+100]	主記憶からレジスタへの転送
	store word	SW R1, 100(R2)	メモリ[R2+100] <= R1	レジスタから主記憶への転送
条件分岐	branch on not equal	BNE R1,R2,12	if (R1≠R2) go to PC+4+12	等しくない時にPC相対分岐
	set on less than	SLT R1,R2,R3	if (R2<R3) R1<=1 else R1<=0	R2<R3の時に、R1=1, さもなければR1=0
無条件ジャンプ	jump	J 2500	Jump to 2500番地	絶対アドレスジャンプ

[アセンブラコード]

[Cコード]

```
WHILE ( save[i] == k )
    i = i + j;
```

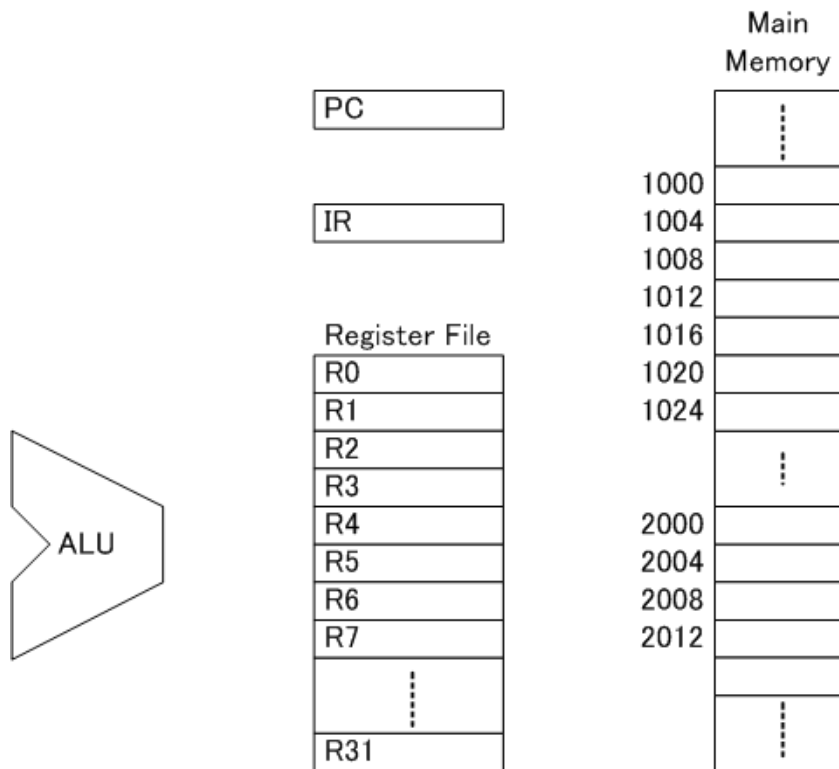
```
LOOP1:   ADD R7, R1, R1    --①
         ADD R7, R7, R7  --②
         ADD R7, R7, R4  --③
         LW  R6, 0(R7)   --④
         BNE R6, R3, EXIT --⑤
         ADD R1, R1, R2  --⑥
         J   LOOP1      --⑦
EXIT:    ADD R0, R0, R0 --⑧
```

- 1-1) レジスタR1はCコードの配列インデックス i に対応している。アセンブラーコード①、②の2命令で、R7を計算しているが、このR7の値を i で示せ。(5点)
- 1-2) ④の命令ではsave[i]の配列の値を読みだしているが、③の命令のR4の値は何か。(5点)
- 1-3) 教科書4.1.2に示される4段パイプライン(Fステージ、Dステージ、Eステージ、Wステージ)にて上記アセンブラーコードを実行する。構造ハザードは発生せず、教科書図4.6に示されるデータハザードと教科書図4.11に示されるコントロールハザードが発生するとして、パイプライン動作図を作成せよ。ただし⑤のBNE命令は分岐予測なしで、1回目の実行時にNOT TAKENとなり、2回目の実行時にTAKEで合ったと仮定する。(10点)
- 1-4) 上記1-3)のパイプライン動作図において、⑤のBEQ命令でのコントロールハザード短縮のため教科書図4.14に示される2ビット予測器を用いたとする。2ビット予測器の初期値は"11"であると仮定すると、何サイクルの短縮になるか(5点)
- 1-5) 1-4)の2ビット予測器の値は、命令⑧が実行されるときに、どのような値になるか?

2) (5点x4=20点) あるプロセッサの実行を、5段パイプライン(IFステージ、IDステージ、EXステージ、MEMステージ、WBステージ)に分割した場合のそれぞれのステージの実行時間が10ns, 15ns, 25ns, 20ns, 10nsであったとする。

- 2-1) ノンパイプラインマシンでは1命令実行するのに何nsの時間がかかるか。
- 2-2) このノンパイプラインマシンの性能をMIPSであらわすといくらか。
- 2-3) パイプラインマシンでは1クロックサイクルで1つのステージの処理を実行し、5サイクルでひとつの命令の処理完了をする。パイプラインマシンの最小クロックサイクル時間はいくらか。ただし、クロック信号やパイプラインレジスタ等の遅延は無視できず、最小クロックサイクル時間は最も時間のかかるステージの処理時間より3ns大きくなるとする。
- 2-4) 分岐命令などでパイプラインの動作が乱れないとすると、このパイプラインマシンの性能をMIPSであらわすといくらか。

3) (10点×2=20点) 問1の8行のアセンブラーコードがMain Memoryの1000番地から1031番地に記憶されていたとする。ループ実行1回目のアセンブラーコード④LW命令実行時と、⑤BNE命令実行時のデータの流れ等を矢印で、メモリやレジスタファイル内の数値や内容をできる範囲で記入せよ。



4) (5点×6=30点) 以下の各問いに答えよ。

4-1) 教科書の図3.3を参考にして、④LW命令のアセンブラーコードを32ビットの2進数で表現せよ。ただし、各フィールドを分割して見やすく示せ。(不明な部分は不明でもよい)

4-2) 問1)のアセンブラーコードが、問3)のように主記憶に格納されている場合、アセンブラーコード⑤の“BNE R6, R3, EXIT”のEXITに入る実際の数値はいくらか？

4-3) PCのハードディスクは磁気記憶であるが、半導体メモリを用いてハードディスクを置き換えるSSDというものが市場に登場している。このSSDに使用されているメモリの種類とその特徴を説明せよ。

4-4) サブルーチンではメインルーチンからのJUMP時に、JAL命令を用い、サブルーチンからのRETURNの時に、JR命令を用いるが、この理由を説明せよ。

4-5) 教科書図2.4に種々の半導体メモリの表があるが、ひとつの半導体メモリを表から選び、そのメモリが使用されている身近な製品の例をあげよ。但し、4-3)と異なるものとせよ。

4-6) ADD命令フォーマットはRタイプ、ADDI命令フォーマットはIタイプであるが、なぜタイプが異なるのか説明せよ。

学籍番号: _____

名前: _____;

1-1)

1-2)

1-3)

ここに命令右の○付き番号を示せ!



		1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40								
1	①	F	D	E	W																																												
2																																																	
3																																																	
4																																																	
5																																																	
6																																																	
7																																																	
8																																																	
9																																																	
10																																																	
11																																																	
12																																																	
13																																																	
14																																																	
15																																																	
16																																																	
17																																																	
18																																																	
19																																																	
20																																																	

1-4)

1-5)

2-1)

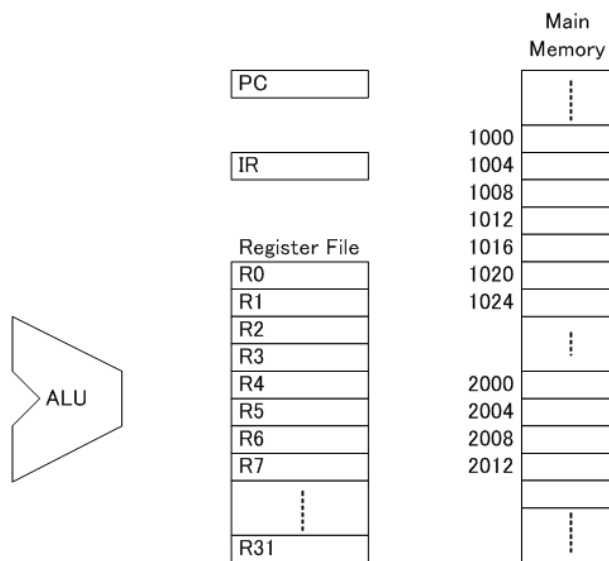
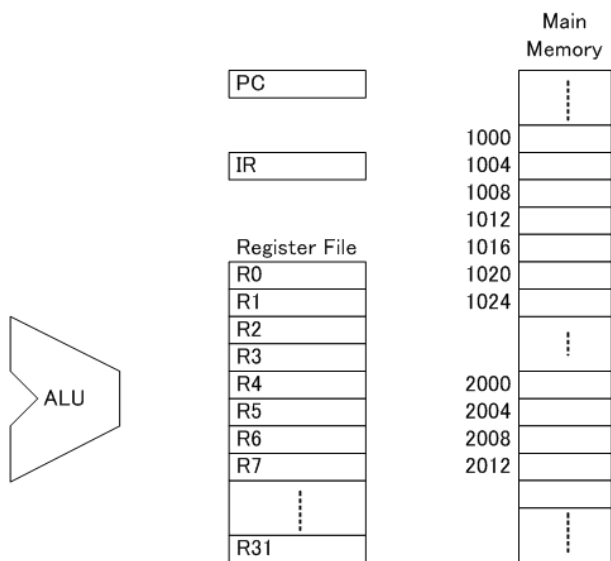
2-2)

2-3)

2-4)

3) LW R6, 0(R7) --④

BNE R6, R3, EXIT --⑤



4-1)

4-2)

4-3)

4-4)

4-5)

4-6)