

デジタル回路 講義レジメ

担当：和田知久 (ファイヤー和田)

所属：琉球大学 工学部 情報工学科

連絡先：wada@ie.u-ryukyu.ac.jp

Home Page: <http://www.ie.u-ryukyu.ac.jp/~wada/>

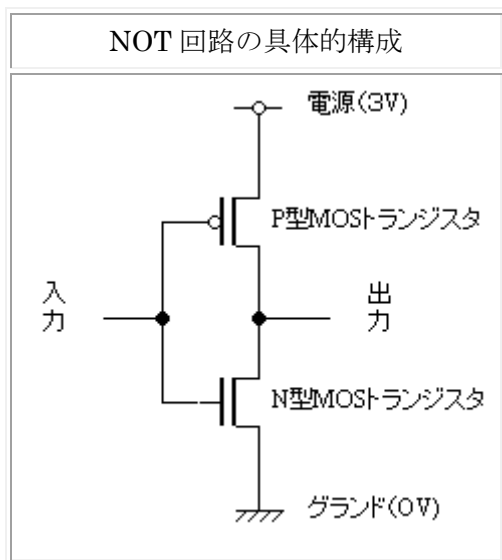
講義関連HomePage <http://www.ie.u-ryukyu.ac.jp/~wada/lecture.html>

シラバス：<http://www.ie.u-ryukyu.ac.jp/~wada/digcir11/Syllabus.pdf>

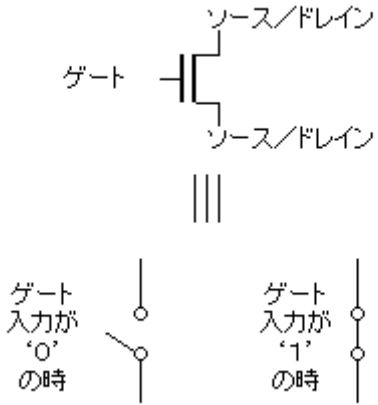
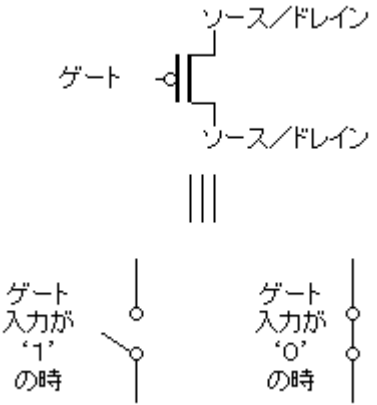
Skype: fire_tomohisa

質問は、電子メールで気楽！をお願いします！

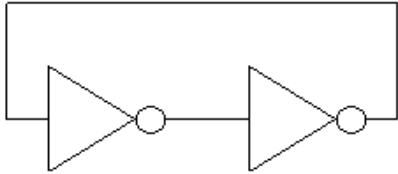
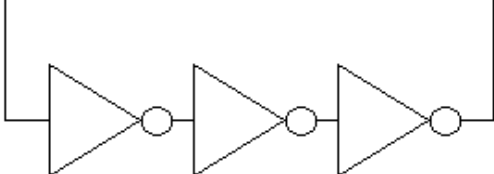
- 1) 講義のスタイルは 基本的には教科書に沿って、ホワイトボードに板書しながら、講義を進めます。
- 2) 講義ページにレジメを置きます。
- 3) デジタル回路に使われる素子 P9
半導体
ダイオード (電子と正孔ホール)
MOS トランジスタ スイッチ
- 4) CMOS NOT ゲート P16



5) MOS (Metal Oxide Semiconductor) トランジスタ

N型 MOS トランジスタ (略して、NMOS)	P型 MOS トランジスタ (略して、PMOS)
 <p>ゲート</p> <p>ソース/ドレイン</p> <p>ソース/ドレイン</p> <p>ゲート入力が '0' の時</p> <p>ゲート入力が '1' の時</p>	 <p>ゲート</p> <p>ソース/ドレイン</p> <p>ソース/ドレイン</p> <p>ゲート入力が '1' の時</p> <p>ゲート入力が '0' の時</p>

6) リング発振回路 P26 と ラッチ回路

A) LATCH	B) RING
	

以上