

デジタルシステム設計 講義レジメ

担当：和田知久 (ファイヤー和田)

8.1 応用指向性プロセッサ

VLIW

SIMD

MIMD

8.1.1 並列化技術

- 命令レベル
- データレベル
- スレッドレベル

8.1.2 VLIW プロセッサと SIMD 並列処理

- VLIW プロセッサ
- SIMD

8.2 デジタル信号処理プロセッサ

8.2.2 積和演算アーキテクチャ

図 8.5

8.3 メディアプロセッサ

8.3.1 マルチメディアのデータ処理

図 8.10

図 8.11

8.3.2 画像処理用プロセッサ IMAP-CE

図 8.13

図 8.14

8.3.3 マルチコア (メディア) プロセッサ

Cell プロセッサ

図 8.18

8.4.1 3D グラフィックス処理と GPU

図 8.19 グラフィックス API

NVIDIA 社 GeForce6800

図 8.21

以上