

デジタルシステム設計 講義レジメ

担当：和田知久 (ファイヤー和田)

所属：琉球大学 工学部 情報工学科

連絡先：[wada@ie.u-ryukyu.ac.jp](mailto:wada@ie.u-ryukyu.ac.jp)

Home Page: <http://www.ie.u-ryukyu.ac.jp/~wada/>

講義関連 HomePage <http://www.ie.u-ryukyu.ac.jp/~wada/lecture2.html>

1) 4. 4 メモリ

図 4. 6

2) 4. 5 割り込みと例外

プロセッサ内部もしくは外部からの通知

↓

進行中プログラム処理中断

↓

あらかじめ決められたアドレス (ベクターアドレス) にジャンプし、割り込みハンドラーを実行

↓

必要あれば、元もプログラムを継続実行

図 4. 8

PC、CPU、メモリ

3) 4. 6 オンチップデバッグ機能

JTAG インターフェース

4) 4. 7 応用指向プロセッサ

→ ある機能に特化したプロセッサ

例：DSP 通常積和演算が得意 図 4. 1 0

メディアプロセッサ 図 4. 1 1

高性能グラフィクス GPU 図 4. 1 2

5) 4. 8 マルチコア

6) 4. 9 インターコネク

7) 4. 10 ネットワークオンチップ

以上